

Nowy Dwór Mazowiecki, dn. 13.11 2025 r.PLM/Z/FZ/0583/2025

Numer sprawy: P-049/25

Wyjaśnienia 1 do treści SIWZ

Dotyczy: postępowania prowadzonego w trybie przetargu nieograniczonego na Zakup macierzy dyskowej - rozbudowa istniejącej infrastruktury SAN i jej modernizacja.

W związku z zapytaniem skierowanym w przedmiotowym postępowaniu, Zamawiający, działając na podstawie zapisów rozdz. VI SIWZ, udziela niniejszych wyjaśnień.

Pytanie 1:

Architektura macierzy ma być oparta o sprawdzone i powszechnie dostępne procesory, co najmniej 2szt. CPU Intel Xeon Ice-Lake-D (...) Stosowanie procesów w kontrolerach macierzy w technologiach innych niż Intel lub/i AMD w żaden sposób nie wpływa na kompatybilność z systemami operacyjnymi zainstalowanymi na serwerach z procesorami Intel i/lub AMD, systemy operacyjne komunikują się z macierzą stosując protokoły NVMe, które nie wykorzystują bezpośrednich rozkazów procesora. Wspomniane poniżej wsparcie dla systemów operacyjnych jest udokumentowane na listach kompatybilności zarówno producenta macierzy jak i producentów systemów operacyjnych, o których mowa w dalszej części wymagań.

Czy Zamawiający dopuści rozwiązanie, których kontrolery oparte są na procesorach ARM?

Odpowiedź:

Zamawiający nie dopuszcza ww. rozwiązania.

Pytanie 2:

Funkcjonalność partycjonowania pamięci cache.

Stosowanie funkcjonalności partycjonowania pamięci cache jest coraz rzadziej spotykaną funkcją w macierzach dyskowych obsługujących dyski NVMe z uwagi na możliwości wydajności tychże modułów dyskowych. Znacznie częściej ograniczanie zasobów dla poszczególnych LUN/FileSystem opiera się na funkcjonalności QoS, która jest dużo bardziej precyzyjna od partycjonowania pamięci cache, w związku z tym czy Zamawiający dopuści rozwiązanie, które posiada funkcjonalność QoS, a nie dysponuje funkcją partycjonowania cache?

Odpowiedź:

Zamawiający dopuszcza rozwiązanie, które posiada funkcjonalność QoS, a nie dysponuje funkcją partycjonowania cache.

Pytanie 3:

Macierz musi mieć możliwość rozłożenia wolumenu logicznego pomiędzy co najmniej dwoma różnymi typami macierzy dyskowych.

Czy Zamawiający dopuści rozwiązanie, które nie realizuje tej funkcjonalności wprost, a możliwym jest skonstruowanie takiej polityki, która będzie wykorzystywała tiering pomiędzy różnymi typami macierzy migrując dane "chłodne" na macierz skosnsutowaną w oparciu o dyski telarzowe, a dane "gorące" będzie przechowywać na szybszej macierzy.

Odpowiedź:

Zamawiający nie dopuszcza ww. rozwiązania.

Pytanie 4:

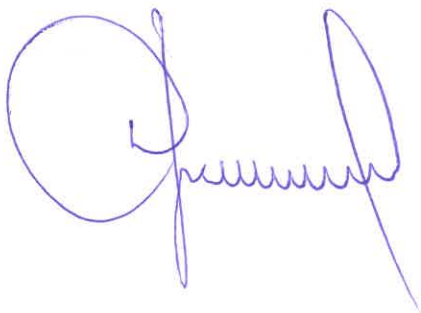
Macierz musi umożliwiać stworzenie mirrorowanych LUN (...)

Czy Zamawiający dopuści rozwiązanie, które realizuje funkcjonalność mirrorowanych LUN na macierzach tego samego typu jednocześnie umożliwiając skonfigurowanie load balancingu aby wszystkie zasoby obu macierzy zostały w pełni wykorzystane?

Odpowiedź:

Zamawiający dopuszcza rozwiązanie, które realizuje funkcjonalność mirrorowanych LUN na macierzach tego samego typu jednocześnie umożliwiając skonfigurowanie load balancingu aby wszystkie zasoby obu macierzy zostały w pełni wykorzystane.

Niniejsze wyjaśnienia stanowią integralną część zapytania ofertowego.

A handwritten signature in blue ink, consisting of a large, stylized capital letter 'G' followed by a series of loops and a long, sweeping tail.